

1.目的

QJ71C24は、RS232Cインタフェース(CH1)またはRS422/485インタフェース(CH2)を装備しています。

各CHとVシリーズを接続する際の設定手順を説明します。

## 2. 接続環境

モニタッチ : V710iT
PLC : Q02H+QJ71C24
使用ソフト : GX Developer

3 . 設定方法

QJ71C24のCH1又はCH2に、以下の設定で接続します。

ボーレート : 115kbps データ長 : 8ビット(固定) ストップビット : 1ビット パリティ : 偶数 補足 )
 C H 1 , C H 2 を同時に使用することも
 可能です。
 その場合、ボーレートは最大 57600BPS
 までとなります。

## V-SFTの設定

V-SFTを立ち上げ、新規画面を作成します。 モニタッチの機種を選択し、[0K]をクリックします。 次に、PLCの機種**「三菱電機 QnH(Q)シリーズリンク」**を選択し、[0K]をクリックします。



🜈 Hakko Electronics Co., Ltd.

テクニカルインフォメーション	No. TI-M-0019-1	2/8
----------------	-----------------	-----

「通信パラメータ」ダイアログが表示されます。 *ま* **-レート:115KBPS、信号レベ ル:RS232C 又は RS422**を設定します。

	通言パラメータ	×
$\boldsymbol{<}$	メイン1   細い設定	
	ホーレート 115K BPS ▼ 信号レベル © RS232CI ○ RS422	
	読込ェリア D00000 🔛	
	書込ェリア 1000050 🔟	
	□ 読込/書込Iリア GD-80互換	
	カレンダ 🖡 🖬	
	□ Ethernetを使用する	
	接続先	
	デフォルト OK キャンセル 適用(A)	1

[細かい設定]タブをクリックします。

<u>パリティ:偶数、ストップビット:1ビット</u>を設定します。<u>データ長:8ビット</u>は固定です。

通信パラメータ				×
メイン 細かい言	役定			_,
接続形式 1:1	▼ 設定	相手	先局番 🔽 📩	
ハリティ	偶数 👤	─通信異常処理── ● 停止	C 継続	
伝送形式	<b>_</b>	- データ長		
送信遅延時間	0 *msec	O 75'94	• <u>8Ľ%</u> F	
スタートタイム	0 * *sec	ーストップビット © 1ビット	C 25%	
リトライ回数	3	_⊐-ŀ*		
タイムアウト時間	50 + *10msec	DEC	C BCD	
		「文字処理」 ● LSB→MSB	© MSB→LSB	
デウォルト		*+>セル	レ 適用( <u>A</u> )	

[OK]をクリックします。

Vシリーズの通信設定は完了です。

テクニカルインフォメーション No. TI-M-0019-1	3/8
--------------------------------	-----

## <u>GX Developerの設定</u>

GX Developerを起動します。

[パラメータ] [PC パラメータ]をダブルクリックします。



「Qn(H)パラメータ設定」ダイアログが表示されます。

Qn(H)パラメー始設定	Ê				
プログラム設定	ブートファ	(ル設定)	SFC設定	↓/O割付言	安定
PCネーム設定	PCシステム設定	PC7711	設定 PC F	AS設定 「デ	がイス設定
5^%k					
אינאב					
	,				
	_				
X/Y割付確認	マルチOPU設定	デフォルト	チェック		キャンセル

テクニカルインフォメーション	No. TI-M-0019-1	4/8
----------------	-----------------	-----

パラメータ設定を行います。[1/0 **割付設定**]タブを選択して下さい。 1/0 割付けをします。

種別	:インテリ
形名	: QJ71C24
点数	: 32
先頭XY	: 0000

先頭 XY はユニットを装着する 場所によって任意に設定。

(H)小行	ラメー%設定								
PCネー&	4設定	POŷzf	ム設定	[ PC	ファイル設定		PC RAS	没定	デバイス設定
でつがう.	ム設定	ľ	ブートファイ,	ル設定	S	FC設定		L/O	割付設定
I/O割	付(*)								
	재까	種別	IJ		形名		点数	先頭XY ▲	スイッチ設定
0	CPU 🦰	ICPU	-			_	-		
1	0(*-0)	インテリ	•	QJ71C24		32	点 👤	0000	詳細設定
2	1(*-1)						•		
3	2(*-2)		-				•		
4	3(*-3)		•				•		
5	4(*-4)		•				•		
6	5(*-5)		-				•		
1	6(*-6)		▼ 	andrala ( Anto ) and			•	-	J
先生	調XYIJまたへ)	刀の場合PC	の目動	で割り付けま	(す。 月ムポ(本)(ナー	+			
ー 元) 其末副	調入1/小木八。 設定(4)	/10/0号(よた)	1997 (117)	-5/9/2/2/1	あ合かのりませ	, . ,			
+	AXAE (*)							-	A8 57 18
		邪名	電源2	15小形名	増設ケーブル	形名	지까数	<b>_</b>	
基本	2						•		● 目動
増設	1						-		
増設	2						•		otterando I
増減	3						•		81X回走
増設	4						•		12枚固定
*) 設定箇所はマルチOPU時、同一設定にしてください。 マルチOPUパラメー対流用 POデー対流出									
(八生	11.11.11.11.11.11.11.11.11.11.11.11.11.	7/LFOPU	設定	デフォル		チェック		設定終了	キャンセル

上記のように設定した後、[スイッチ設定]をクリックします。

[1/0 ユニット、インテリジェント機能ユニットスイッチ設定]ダイアログが表示されます。 スイッチ設定を行います。

	I/Oユニット、インテリシテント機能ユニットスイッチ設定					
CH1で接続する場合	入力形式 16進数 👤					
スイッチ1 :OBEE	20191 種別 形名 2.イッチ1 2.イッチ2 2.イッチ3 2.イッチ4 2.イッチ5 🔺					
スイッチ 2 : 0005	0 CPU CPU 1 0(*-0) / 1/7 <sup>7</sup> / QJ71C24 0BEE 0005 0BEE 0005 0000					
CH2で接続する場合	2 (14 D) 3 2(*-2) 4 3(*-3) 5 (4 - 2)					
スイッチ3 : OBEE	6 5(*-5)					
スイッチ 4 : 0005	7         6(*-6)					
スイッチ設定の詳細は 次ページ参照	10     9(*-9)       11     10(*-10)       12     11(*-11)       13     12(*-12)       14     13(*-13)       15     14(*-14)					

スイッチ5は局番の設定です。RS-422/485の場合に設定します。

上記のように設定します。

テクニカルインフォメーション	No. TI-M-0019-1	5/8
----------------	-----------------	-----

スイッチ1~スイッチ5

下表により、各スイッチの設定値を16ビットのバイナリデータに組み合わせて、 各インタフェースの伝送仕様、交信プロトコルなどを設定します。

スイッチ番号	内容					
スイッチ1	b15	~	b8	b7	~	b0
	CH1 通信速度設定 CH1 伝送設定					設定
スイッチ 2	CH1 交信プロトコル設定					
スイッチ3	b15 ~ b8			b7	~	b0
	CH2 通信速度設定 CH2 伝送設定					
スイッチ4	CH2 交信プロトコル設定					
スイッチ5			局番詞	安定		

伝送設定(CH1側:スイッチ1(下位) CH2側:スイッチ3(下位))



通信速度設定(CH1 側:スイッチ1(上位)、CH2 側:スイッチ3(上位))

通信速度	ビット位置	通信速度	ビット位置
( <b>単位:</b> bps)	b15 ~ b8	( <b>単位:</b> bps)	b15 ~ b8
50	0FH	14400	06H
300	00H	19200	07H
600	01H	28800	08H
1200	02H	38400	09H
2400	03H	57600	OAH
4800	04H	115200	OBH
9600	05H	230400	OCH

🜈 Hakko Electronics Co., Ltd.

テクニカルインフォメーション	No. TI-M-0019-1	6/8

設定番号	内容		備考	
ОН	GX Developer	接続	GX Developer 通信速度、伝送仕様は自動設定。	
1H		形式 1		
2H		形式 2	ASCI I コードによる交信で A 互換 IC フレーム、QnA 互換 2C/3C4C フ	
ЗH	MC プロトコル	形式 3	レームによる指定形式での交信用	
4H		形式 4		
5H		形式 5	QnA 互換4C フレームのバイナリコードによる交信用	
6H	無手順プロト	コル	無手順プロトコルによる交信用	
7H	双方向プロト	コル	双方向プロトコルによる交信用	
8日 連動設定用	CH1 と CH2 の各インターフェースを連動動作で使用するとき CH1 側に			
	建動設定用		設定(CH2 側の交信プロトコルで動作)	
9H ~ DH	設定禁止		-	
EH	ROM/RAM/スイッチ	ーテスト	ユニットの自己診断テスト用	
FH	単体折返しテ	スト	ユニットの各インターフェースの動作確認用	

交信プロトコル設定(CH1 側:スイッチ2、CH2 側:スイッチ4)



テクニカルインフォメーション	No. TI-M-0019-1	7/8

設定が完了したら、[設定終了]を選択し、メイン画面に戻ります。



[オンライン] [PC 書込]を選択し、設定した内容を転送します。

[ PC/ネットワーク/リモートパスワード]にチェックを入れてから[実行]をクリックします。

MAIN 35 ステップ <sup>9</sup>		2011年3月
オンライン(Q) 診断(D) ツール(T)	ウィント <sup>ッ</sup> ウ ( <u>W</u> ) ヘルフ <sup>*</sup> ( <u>H</u> )	10g/2
接続先指定(C)		接続化均7x-ス OOM2 ←→ CPUII/小
		接続PC ネットワークNo D 局番 自局 PC947° (202(H)
PC:隶认(W)		対象が刊 フロからムメモリノテバッイスメモリ 💌 見出し文
PCBAAA	-	ファイル選択(デバイスデータ(フログラム)フログラム共通(フログラム別)
PC書込(フラッシュROM)①	<b>*</b>	N*=yb+=7*の**=L
PCテ <sup>*</sup> 一朔川余(D)		1 77 77 47 70 X ABT/100 H
PCデータ属性変更 (2)		
PC1-#7-9(E)	I LEGI LEGI LEGI LEGI	
モニタ(M)	• 62 63 64 63	「 」 パランーウ 接続先
. デンベッグ( <u>B</u> )	•	
トレース(T)	•	
リモート持衆作(Q) Alt+6		POXE
	•	Te/(Latith PO/E)7:
PCXEU/5U/7(A)		C 全範囲 PCXモジ
PCメモリフォーマット(E)		◎ 範囲指定 28 0 -  32767 見出しま
PC/刊整理(G)		
時計設定(1)		空き容量 が作

転送が完了すると、以下のダイアログが表示されます。[OK]で閉じます。



以上で QJ71C24 のパラメータ設定は終了です。



テクニカルインフォメーション	No. TI-M-0019-1	8/8
----------------	-----------------	-----

Q J 7 1 C 2 4

4.接続



\*ツイストシールド線使用



Vシリーズ D-sub 25pin(Male:凸)

FG 1 SG 7 SDA + S D 12 SDB - S D 13 RDA + R D 24 R D B - R D 25 SG

\*ツイストシールド線使用



